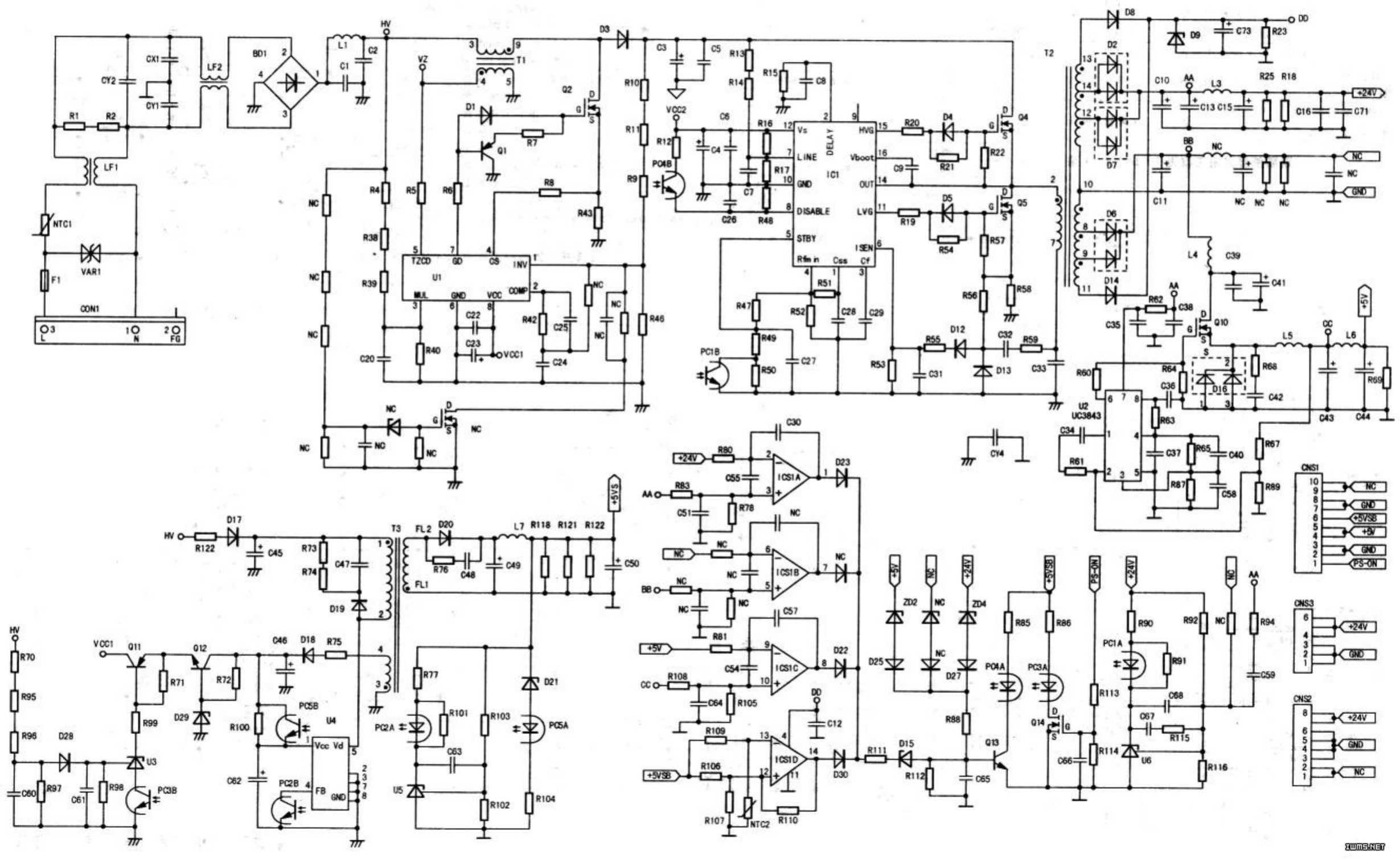
CON1
L
N
FG
VAR1
NTC1
F1
LF1
LF2
CX1
CX2
CY1
CY2
BD1
L1
C1
C2
HV
VZ
T1
D1
Q1
Q2
R1
R2
R4
R5
R6
R7
R8
R38
R39
R40
R43
R46
U1
TZCD
GD
CS
INV
MUL
GND
VCC
COMP
C20
C22
C23
C24
C25
R42
VCC1
D3
R10
R11
R12
R9
PC4B
C3
C5
C6
C4
C7
C26
R13
R14
R15
C8
R16
R17
R48
VCC2
IC1
DELAY
Vs
LINE
GND
DISABLE
STBY
Rfmin
Css
Cf
HVG
Vboot
OUT
LVG
ISEN
R20
R21
R22
R19
R54
R57
R58
R56
R51
R52
R47
R49
R50
PC1B
C28
C29
C27
C31
R53
R55
D12
D13
C32
R59
C33
Q4
Q5
D4
D5
T2
D8
D9
C73
R23
DD
D2
D7
D6
D14
C10
AA
L3
R25
R18
+24V
C13
C15
C16
C71
BB
NC
C11
GND
L4
C39
C41
C35
R62
C38
Q10
L5
L6
CC
+5V
R60
R64
C36
D16
R68
C42
C43
C44
R69
U2
UC3843
R63
C34
R61
C37
R65
C40
R87
C58
R67
R89
CY4
CNS1
CNS3
CNS2
+5VSB
PS-ON
D17
R122
C45
T3
FL2
FL1
D20
R76
C48
C49
L7
R118
R121
R122
C50
+5VS
R73
R74
C47
D19
R70
R95
R96
D28
C60
R97
C61
R98
U3
PC3B
R99
D29
VCC1
Q11
Q12
R71
R72
C46
D18
R75
R100
PC5B
U4
Vcc
Vd
FB
GND
PC2B
C62
R77
R101
PC2A
C63
U5
R103
PC5A
R102
R104
D21
C30
R80
+24V
C55
ICS1A
D23
R83
AA
C51
R78
ICS1B
BB
C57
R81
ICS1C
D22
+5V
R108
CC
C64
R105
C54
DD
C12
R109
R106
+5VSB
R107
NTC2
R110
ICS1D
D30
R111
D15
R112
C65
ZD2
ZD4
D25
D27
R88
PC4A
PC3A
Q13
Q14
R85
R86
R113
R114
C66
R90
R91
PC1A
C67
R115
U6
R92
R116
R94
C59
C68